

# Montaje Especial

Programa que controla un sintonizador de TV  
 maneja el MC14499, dos pulsadores y un control remoto Philips en modo Experimental  
 El último canal utilizado queda grabado en la EEPROM  
 Realizado por: Camilo Monetta  
 cmprod@adinet.com.uy  
 Salto, Uruguay  
 22/10/01 17:16

;XT=4MHZ  
 ;WDI=OFF  
 ;PWRTE=ON

```
list      p=16c84
#include<p16c84.inc>
__config _XT_OSC & _WDT_OFF & _PWRTE_ON

estado    equ    0x03
pcl      equ    0x02
pb       equ    0x06      ;puerto B
pa       equ    0x05      ;puerto A
dat_con1  equ    0x08      ;dato lectura/escritura de eeprom
adr_con2  equ    0x09      ;direcciona acceder a la eeprom
d1       equ    0x10      ;digito a mostrar 1
d2       equ    0x11      ;digito a mostrar 2
d3       equ    0x12      ;digito a mostrar 3
aux      equ    0x13      ;contador auxiliar
aux1     equ    0x14      ;contador auxiliar 1
dato     equ    0x15      ;dato a mandar
rota     equ    0x16      ;numero de veces a rotar
canal    equ    0x17      ;canal
banda    equ    0x18      ;banda a sintonizar
nbit     equ    0x19      ;numero de bit a enviar
datomc   equ    0x20      ;dato para el mc14499
dividendo equ    0x21
divisor  equ    0x22
resto    equ    0x23
cociente equ    0x24
ir_dir   equ    0x25      ;direccion de identificación del control remoto
                           ;Philips (7 Experimental)
ir_dat   equ    0x26      ;comando enviado por el control remoto
n       equ    0x27      ;variable
eeif     equ    4          ;indica estado de la escritura
wrer    equ    3          ;serializado de error de escritura
wren    equ    2          ;activación de escritura
wr      equ    1          ;control de escritura
rd      equ    0          ;control de lectura
```

Variables del MC14499P =====

```
mc_dat  equ    0          ;linea de datos
mc_en   equ    1          ;enable del MC14499
mc_ck   equ    2          ;pin de la señal de clock
```

Variables del Sintonizador TUGH9-A04M =====

```
s_en    equ    3          ;enable del sintonizador
s_ck    equ    4          ;clock del sintonizador
s_dat   equ    5          ;dato del sintonizador
```

```
org      0
bsf     estado,5      ;pone bit 5 de status = 1 . Ir al Banco 1
clrf    pb             ;selecciona el puerto B como salida
movlw   0xff
movwf   pa             ;puerto A como entrada
bsf     estado,5      ;pone bit 5 de status = 0 . Ir al banco 0
clrf    pb
bsf     pb,mc_en      ;enable=1 del MC
clrf    d3             ;d3=0
clrf    d2             ;d2=0
clrf    d1             ;d1=0

call    eelect         ;lee la eeprom y trae el ultimo canal utilizado
movlw   .255
xorwf  canal,w        ;w= canal xor w
btfs   estado,2        ;el resultado =0?
goto   chay            ;hay grabado un canal
movlw   .2
movwf   canal
call    display        ;va a la rutina para mostrar el canal
call    sintonia       ;sintoniza el canal

inicio  btfs   pa,2      ;compara si el bit 2 del pa es uno
call    pmas            ;si es cero va a pmas
btfs   pa,3      ;compara si el bit 3 del pa es uno
call    rx3              ;va a la recepción del infrarrojo
btfs   pa,4      ;compara si el bit 4 del pa es uno
call    pmenos          ;si es cero va a pmenos
goto   inicio            ;no se presiono ningun pulsador
```

Secuencia a seguir para sintonizar un canal =====

```
sintonia bsf     pb,s_en      ;pone en alto enabled del sintonizador
nop      call    enbanda      ;va a la subrutina de envio de banda
```

```
call    endivh        ;va a la subrutina de envio de division alta
call    endivl        ;va a subrutina de envio de division baja
bcf    pb,s_en        ;pone en bajo enabled del sintonizador
return
```

===== Secuencia para enviar bit =====

```
envabit btfs   dato,7      ;pregunta si el bit 7 de dato es 1
bcf    pb,s_dat      ;dato=0
btfs   dato,7      ;pregunto si dato es cero
bsf    pb,s_dat      ;si es cero
bsf    pb,s_ck        ;clock =1
nop
bcf    pb,s_ck        ;clock=0
return
```

===== Envia la banda =====

```
enbanda movlw HIGH divl
movwf PCLATH
movf  canal,w        ;w=canal
call    divl           ;Busca el valor de la banda
movwf  dato
clrf   PCLATH
movlw  b'00001111'
andwf  dato,wc        ;w=00001111
movwf  dato
clrf   dato
rfl   dato,1
rfl   dato,1
rfl   dato,1
rfl   dato,1
movlw  .4
movwf  rotar           ;w=4
cban   call    envibit
rfl   dato,1
decfsz goto   rotar,1
cban   return
```

===== Envia la parte alta de la division =====

```
endivh movlw HIGH divh
movwf PCLATH
movf  canal,w        ;w=canal
call    divh           ;dato=valor traido de la tabla
movwf  dato
clrf   PCLATH
rfl   dato,1
rfl   dato,1
rfl   dato,1
rfl   dato,1
movlw  .6
movwf  rotar           ;rotar=w=7
cdivh call    envibit
rfl   dato,1
decfsz goto   rotar,1
cdivh return
```

===== Envia la parte baja de la division =====

```
endivl movlw HIGH divl
movwf PCLATH
movf  canal,w        ;w=canal
call    divl           ;dato=valor traido de la tabla
movwf  dato
clrf   PCLATH
movlw  b'11110000'
andwf  dato,w        ;w=11110000 b
movwf  dato
movlw  .8
movwf  rotar           ;rotar=w=8
cdivil call    envibit
rfl   dato,1
decfsz goto   rotar,1
cdivil return
```

RUTINAS PARA EL MC =====

SE PULSO LA TECLA - =====

```
pmenos decf   canal,1      ;canal=canal-1
movlw  .1
xorwf canal,w
btfs   estado,2        ;canal=1?
goto   no1              ;canal>1
```

```
no1    movlw  .125
movwf canal
call    pp
return
```

SE PULSO LA TECLA + =====

```
pmas   incf   canal,1      ;canal=canal+1
movlw  .126
xorwf canal,w
```

# Control Remoto del Sintonizador

```

;===== Rutina que divide IN(dividendo/divisor) OUT(cociente,resto) ======
divide:
    clrf      resto      ;borra el resto
    movlw     8          ;Para dividir
    movwf     aux        ;8 bits

divloop:
    rlf      dividendo,1 ;Correr el dividendo
    rlf      resto,1
    movf     divisor,w
    subwf     resto,w

CHECKLESS:
    BNC      NOSUB    ;Si la porcion corrida del dividendo fu,
    movf     divisor,W ;De otro modo,
    subwf     resto    ;REMAINDER = REMAINDER - DIVISOR.

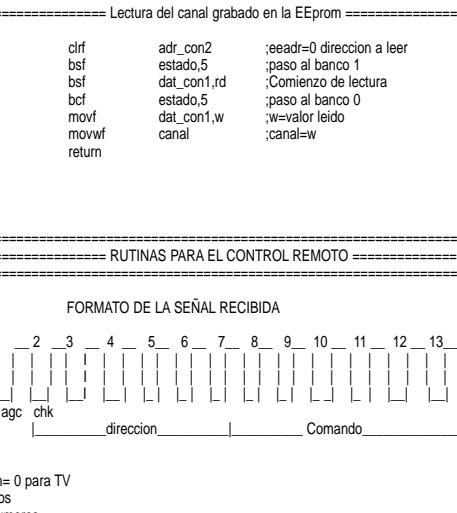
NOSUB:
    rlf      cociente,1
    decfsz   aux,1
    goto     divloop
    return

;===== Graba el canal en la EEPROM ======
eegrab
    clrf      adr_con2 ;eadr=0 direcciona escribir
    movf     canal,w   ;w=canal
    movwf    dat_con1  ;edata=canal valor a grabar

    bsf      estado,5  ;paso al banco 1
    clrf    dat_con1
    bsf      dat_con1,wren ;permite escrituras
    movlw    0x55        ;w=55H
    movwf    adr_con2
    movlw    0xAA        ;w=AAH
    movwf    adr_con2
    bsf      dat_con1,wr ;inicia un ciclo de escritura
    btfc    dat_con1,wr ;pregunta si termino la escritura
    goto    II
    bcf      dat_con1,wren ;no termino
    bcf      dat_con1,eeif ;No permite mas escrituras
    bcf      estado,5  ;Borra el bit indicador de escritura terminada
    return

II
    bsf      dat_con1,wr ;Inicia un ciclo de escritura
    btfc    dat_con1,wr ;pregunta si termino la escritura
    goto    II
    bcf      dat_con1,wren ;No permite mas escrituras
    bcf      dat_con1,eeif ;Borra el bit indicador de escritura terminada
    bcf      estado,5  ;Paso al banco 0
    return

;===== Lectura del canal grabado en la EEPROM ======
elect
    clrf      adr_con2 ;eadr=0 direccion a leer
    bsf      estado,5  ;paso al banco 1
    bsf      dat_con1,rd ;Comienzo de lectura
    bcf      estado,5  ;paso al banco 0
    movf     dat_con1,w   ;w=valor leido
    movwf    canal       ;canal=w
    return

;===== RUTINAS PARA EL CONTROL REMOTO ======
===== FORMATO DE LA SEÑAL RECIBIDA =====

    1 2 3 4 5 6 7 8 9 10 11 12 13 14
    | | | | | | | | | | | | | |
    agc agc chk  dirección  Comando

;Direccion=0 para TV
;Comandos
;0 al 9 numeros
;20H canal +
;21H canal -
;10H volumen +
;11H volumen -

;===== RX3 =====
rx3
    call      rx      ;va a leer el primer dato
    movf     ir_dat,w
    movwf    d3
    movlw    .255
    xorwf    d3,w
    btfs    estado,2
    goto    p2
    clrf    d3
    return
    movlw    .38
    xorwf    d3,w
    btfs    estado,2
    goto    chd
    movlw    .1
    movwf    d3
    goto    ddd

p2
    movlw    .38 SLEEP (1--)
    xorwf    d3,w
    btfs    estado,2
    goto    chd
    movlw    .1
    movwf    d3
    goto    ddd

chd
    movlw    .32
    chd      .1
    ddd      .1

;===== CHANEL + =====

```

# Montaje Especial

```

xorwf    d3,w      ;w= d3 xor d3
bitss    estado,2   ;Se presiono Chanel +
goto     chm        ;NO se presiono
incf    canal,1     ;canal=canal+1
movlw    .126       ;w=126
xorwf    canal,w    ;el resultado=0?
bitss    estado,2   ;el resultado=0?
goto     oich       ;canal<126
movlw    .2          ;w=2
movwf    canal       ;muestra el canal
goto     oich       ;canal=2
movlw    .33         ;w=33 CHANNEL -
bitss    estado,2   ;Se presiono Chanel -
goto     d1d2       ;NO se presiono
decf    canal,1     ;canal=canal-1
movlw    .1          ;w=1
xorwf    canal,w    ;el resultado=0?
bitss    estado,2   ;el resultado=0?
goto     oich       ;canal>1
movlw    .125       ;w=1
movwf    canal       ;canal=125
goto     oich       ;canal
chm

d1d2      movf    d3,w      ;d2=d3
movwf    d2
clr     d3
goto    ud1

ddd      call    retardo
q       bitss    pa,3
goto    t
goto    q

t       call rx
movf    ir_dat,w
movwf   d2      ;d2 = ok
ud1

r       call retardo
bitss    pa,3
goto    ds
goto    r

ds      call rx
movf    ir_dat,w
movwf   d1      ;d1 = ok
===== Obtengo el Canal =====
oi      clrf    canal
movlw   .0          ;w=0
xorwf   d3,w      ;w= d3 xor w
bitss    estado,2   ;El resultado es =0?
call    mul100
mul100  .0
movlw   .0          ;w=0
xorwf   d2,w      ;w= d2 xor w
bitss    estado,2   ;el resultado=0?
call    mul10
mul10   .0
movf    d1,w      ;w=d1
addwf   canal,1     ;canal=canal+d1
oi

oich     cal    pp      ;rtuina que muestra,sintoniza
                        ;y graba el canal
return

===== MUL100 =====
mul100  movlw   .100
        movwf   aux
        incf    canal,1     ;canal=canal+1
        decfsz aux,1
        goto    mul1
        return

===== MUL10 =====
mul10   movf    d2,w      ;w=d2
        movwf   aux1
mul2    movlw   .10
        movwf   aux
mul     incf    canal,1     ;canal=canal+1
        decfsz aux,1
        goto    mul
        decfsz aux1,1
        goto    mul2
        return

===== RX =====
;Espera a que pasen los 3 primeros bit que son de AGC CHECK

rx      clrf    ir_dat
clrf    ir_dir
call    ret4_7      ;descarto los 2,75 bit de inicio
;Descarto los 5 bit de direccion
nudir   movlw   .5          ;w=5
        movwf   n          ;n=5
        rlf    ir_dir,1
        bitss  pa,3
        ;pregunta si el pin RA3 es 1
nudir

===== Recepccion de COMANDO 6 BIT =====
dircer  goto    dircr
dircr   bsf    ir_dir,0
        call    ret_17
        decfsz n,1
        goto    nudir
        ;RA=0
        ;retardo 1,778 milisegundos
        ;n=n-1
        ;n>>0

nucom   movlw   .6          ;w=6
        movwf   n          ;n=6
        rlf    ir_dat,1
        bitss  pa,3
        goto    cero
        decfsz n,1
        goto    nucom
        ;pregunta si el pin RA3 es 1
        ;RA=0
        ;pone en 1 el bit 0
        ;retardo 1,778 milisegundos
        ;n=n-1
        ;n>>0

cero    movlw   .7          ;w=7
        xorwf  ir_dir,w
        bitss  estado,2
        goto    err
        decfsz n,1
        goto    nucom
        ;No es igual

err     movlw   .254       ;w=42
        movwf   aux1
        nop
        nop
        nop
        decfsz aux1,1
        goto    redir
        return
        ;Es igual
        ;aux1=82

===== Retardo de 1,778 milisegundos =====
ret_17  movlw   .254       ;w=42
        movwf   aux1
redir   nop
        decfsz aux1,1
        goto    redir
        return
        ;aux1 es distinto de cero va a redo
        ;retorna a la rutina que lo llamo

===== Retardo de (2,75 * 1,778)=4,889 milisegundos =====
ret4_7  movlw   .4          ;w=7
        movwf   aux
p444    movlw   .244       ;w=42
        movwf   aux1
redo4   nop
        decfsz aux1,1
        goto    redo4
        decfsz aux,1
        goto    p444
        return
        ;decrementa aux1 y salta la siguiente
        ;instruccion si es cero
        ;si aux1 es distinto de cero va a redo
        ;decrementa aux y salta la siguiente
        ;instruccion si es cero
        ;si aux es distinto de cero va a p44
        ;retorna a la rutina que lo llamo

===== Tabla con la parte alta de la division =====
divh   org h'300'
        addwf  pcl,f
        DT H'00',H'07',H'06',H'06',H'07',H'07',H'08',H'0D',H'0E',H'0E'
        DT H'0E',H'0F',H'0F',H'10',H'0A',H'0A',H'0B',H'0B',H'0B'
        DT H'0C',H'0D',H'0D',H'10',H'10',H'11',H'11',H'11',H'12',H'12'
        DT H'13',H'13',H'13',H'14',H'14',H'14',H'15',H'15',H'16',H'16'
        DT H'16',H'17',H'17',H'17',H'18',H'18',H'19',H'19',H'19',H'19'
        DT H'1A',H'1A',H'1B',H'1B',H'1C',H'1C',H'1C',H'1C',H'1D',H'1D'
        DT H'1E',H'1E',H'1F',H'1F',H'1F',H'20',H'20',H'20',H'21',H'21'
        DT H'22',H'22',H'22',H'23',H'23',H'23',H'24',H'24',H'25',H'25'
        DT H'25',H'26',H'26',H'26',H'27',H'27',H'28',H'28',H'28',H'29'
        DT H'29',H'29',H'2A',H'2A',H'2B',H'2B',H'08',H'09',H'0A'
        DT H'2B',H'2B',H'2C',H'2C',H'2D',H'2D',H'2E',H'2E',H'2E'
        DT H'2F',H'2F',H'2F',H'30',H'31',H'31',H'31',H'32',H'32'
        DT H'32',H'33',H'33',H'34',H'34',H'34'

===== Tabla con la parte baja de la division y en los 4 bit menos significativos la banda ====
divl   addwf  pcl,f
        DT H'00',H'71',H'51',H'B1',H'11',H'B1',H'11',H'D2',H'32',H'92'
        DT H'F2',H'52',H'B2',H'12',H'72',H'D2',H'32',H'92',H'F2',H'52'
        DT H'B2',H'12',H'72',H'72',H'D2',H'32',H'92',H'F2',H'52',H'B2'
        DT H'12',H'72',H'D2',H'32',H'92',H'F2',H'52',H'B2',H'12',H'72'
        DT H'D2',H'32',H'92',H'F2',H'52',H'B8',H'18',H'78',H'D8',H'38'
        DT H'98',H'F8',H'58',H'B8',H'18',H'78',H'D8',H'38',H'98',H'F8'
        DT H'58',H'B8',H'18',H'78',H'D8',H'38',H'98',H'F8',H'B8'
        DT H'18',H'78',H'D8',H'38',H'98',H'F8',H'58',H'B8',H'18',H'78'
        DT H'D8',H'38',H'98',H'F8',H'58',H'B8',H'18',H'78',H'D8',H'38'
        DT H'98',H'F8',H'58',H'B8',H'18',H'91',H'F1',H'51',H'B1',H'11'
        DT H'78',H'D8',H'38',H'98',H'F8',H'58',H'B8',H'18',H'78',H'D8'
        DT H'38',H'98',H'F8',H'58',H'B8',H'18',H'78',H'D8',H'38',H'98'
        DT H'F8',H'58',H'B8',H'18',H'78',H'D8'

===== fin del programa =====
end

```